

MISE EN OEUVRE DE LA NORME AERONAUTIQUE DO 254

Réalisable en présentiel ou à distance (FOAD)

Type	Référence	Durée	Tarif HT
INTRA	2.14.04.0001	3 jours (21 h)	5400 €*

* forfait pour 6 pers max

DESCRIPTIF DE LA FORMATION

Cette formation permet l'acquisition des connaissances nécessaires à la compréhension de la réglementation applicable à l'électronique, aux cartes et composants programmables des systèmes embarqués critiques. Elle souligne également les récentes évolutions entre les documents associés de l'EASA. Des exemples concrets, quizz et exercices sont intégrés afin d'appréhender la mise en œuvre du standard.

OBJECTIFS PÉDAGOGIQUES

A l'issue de la formation, l'apprenant sera capable de :

- ▶ Maîtriser l'utilisation de la norme DO 254 et les documents associés
- ▶ Renseigner la conformité aux objectifs de la DO 254
- ▶ Mettre en œuvre l'amélioration des processus en restant conforme à la norme DO 254
- ▶ Connaître les évolutions et états de l'application de la norme DO 254.

PROGRAMME

- ▶ **Contexte et principes**
Introduction
Définition SEH et CEH
Principes et aspects systèmes
- ▶ **Processus de planning**
Document de certification
Plan de validation et de vérification
Plan de mise en configuration / gestion des évolutions
Plan d'assurance qualité
- ▶ **Standards du projet**
Objectifs et activités
- ▶ **Processus de conception**
Ecriture des exigences
Architecture, codage et implémentation
- ▶ **Validation et vérification**
Moyens de vérification
Tests de robustesse et autres
Analyse et revues
Indépendance nécessaire pour les DAL A et B
- ▶ **Gestion des données en configuration**
Catégories et outils
Processus de gestion du changement
Classification des problèmes
- ▶ **Assurance qualité**
Principes et responsabilités
- ▶ **Aspects de la certification**
Données attendues et liaison avec la certification
- ▶ **Considérations complémentaires**
COTS IC et IP
Expérience en service

INFORMATIONS UTILES

Public concerné

Ce stage s'adresse aux équipes de développement de projets électroniques, et assurance qualité.

Prérequis

Première expérience en développement électronique et FPGA/ASIC est souhaitée.

Moyens pédagogiques, techniques et d'encadrement

Un support de cours numérique est remis à chaque apprenant. Le déroulé pédagogique de la session liste les méthodes retenues.

Modalités de suivi du stagiaire

Questionnaire d'entrée, quiz de milieu de formation, questionnaire de sortie et un questionnaire de satisfaction.

Délai d'accès

Groupe constitué en fonction de la demande, maximum 4 semaines avant le début de la session.

Accueil situation de handicap

Notre offre de formation est accessible à tous. En cas de situation de handicap nécessitant un aménagement particulier, vous pouvez joindre notre **Correspondant Handicap** au :
Tél : 05 61 30 69 00 Email : formation@isit.fr

Plusieurs formats de formations possibles, veuillez nous contacter.